

Cílem této bakalářské práce je návrh a implementace software pro vestavěný systém, jehož jádrem je 8bitovým RISC procesor AVR připojený k ethernetovému řadiči umožňující síťovou komunikaci. Software bude zahrnovat nejen ovládání samotného procesoru a k němu připojených periférií, ale hlavně TCP/IP knihovnu pro internetovou komunikaci. Hlavní důraz přitom bude kladen na prostorovou nenáročnost vzniklého software, protože kapacita kódové paměti dvou AVR procesorů pro které je software určen, je pouze 8 resp. 16 kilobyte.